

# Modulhandbuch DSP

## Digital Signal Processing

Master Communication Systems and Networks 2020

Version: 1 | Letzte Änderung: 11.09.2019 11:09 | Entwurf: 0 | Status: vom Modulverantwortlichen freigegeben | Verantwortlich: Elders-Boll

### – Allgemeine Informationen

Anerkannte Lehrveranstaltungen	<u>DSP</u> <u>Elders-Boll</u>
Gültig ab	Wintersemester 2020/21
Modul ist Bestandteil des Studienschwerpunkts	<u>CS - Communication Systems</u>
Dauer	1 Semester
ECTS	5
Zeugnistext (de)	Digital Signal Processing
Zeugnistext (en)	Digital Signal Processing
Unterrichtssprache	englisch
abschließende Modulprüfung	Ja

### Modulprüfung

Benotet	Ja
Konzept	Normally written exam: In the written exam students shall demonstrate that they are able to solve problems dealing with the design, analysis and implementation of DSP systems in soft and hardware considering computational complexity and hardware resource limitation, by using their thorough understanding of the theoretical concepts, especially frequency domain analysis, and insights gained from the practical implementation of DSP systems in software using Python and on microprocessors, such that they are able to design, select, use and apply actual and future DSP systems for various signal processing application in commercial products.

Alternatively these skills can also be demonstrated in an oral exam.

Frequenz	Jedes Semester
----------	----------------

## – Allgemeine Informationen

### Inhaltliche Voraussetzungen

### Handlungsfelder

Algorithmen, Protokolle, Schaltungen und kommunikationstechnische Systeme unter interdisziplinären Bedingungen entwickeln und testen

Wissenschaftlich arbeiten und wissenschaftliche Erkenntnisse anwenden und erweitern

### Learning Outcomes

ID	Learning Outcome
LO1	Design, analyse and implement DSP systems in soft and hardware considering computational complexity and hardware resource limitation, by a thorough understanding of the theoretical concepts, especially frequency domain analysis, and practical implementation of DSP systems in software using Python and on microprocessors, to be able to design, select, use and apply actual and future DSP systems for various signal processing application in commercial products.

### Kompetenzen

Kompetenz	Ausprägung
kommunikationstechnische Systeme und Prozesse beurteilen	diese Kompetenz wird vermittelt
Komplexe Fragestellungen sinnvoll auftrennen	diese Kompetenz wird vermittelt
Naturwissenschaftliche Phänomene in Realweltproblemen erkennen und deren Auswirkung beurteilen	diese Kompetenz wird vermittelt
Informationen und wissenschaftliche Literatur beschaffen, analysieren, verstehen und auswerten	diese Kompetenz wird vermittelt
kommunikationstechnische Systeme und Prozesse entwerfen	diese Kompetenz wird vermittelt
kommunikationstechnische Systeme und Prozesse analysieren	diese Kompetenz wird vermittelt

Erkennen und  
Verstehen technischer  
Zusammenhänge

diese Kompetenz wird  
vermittelt

## Vorlesung / Übungen

<b>Typ</b>	Vorlesung / Übungen
<b>Separate Prüfung</b>	Ja
<b>Exemplarische inhaltliche Operationalisierung</b>	<p>The following subjects can be presented quickly assuming students have had prior exposure to discrete-time systems:</p> <p>Signals, Systems and Digital Signal Processing</p> <p>Discrete-Time Linear Time-Invariant Systems</p> <p>Ideal Sampling and Reconstruction</p> <p>Fourier-Transform of Discrete-Time Signals</p> <p>The z-Transform</p> <p>The following subjects should be presented in depth:</p> <p>Discrete Fourier-Transform</p> <p>Design of Digital Filters</p> <p>Random Signals</p> <p>Advanced Sampling Techniques</p> <p>The course should be complemented with selected topics from the following advanced subjects:</p> <p>Optimum Linear Filters</p> <p>Spectrum Estimation</p> <p>Baseband Representation of Bandpass Signals</p> <p>Wifi Sensing</p> <p>The theory should be illustrated and put into practise by Python code of the presented methods and algorithms.</p>

## Separate Prüfung

<b>Benotet</b>	Ja
<b>Frequenz</b>	Einmal im Jahr
<b>Gewicht</b>	20
<b>Bestehen notwendig</b>	Nein
<b>Voraussetzung für Teilnahme an Modulprüfung</b>	Ja
<b>Konzept</b>	Semesterbegleitende Tests in Form von Aufgaben, die den bis zum jeweiligen Zeitpunkt in der Vorlesung/Übung behandelten Stoff aufgreifen und so bei Bestehen sicherstellen, dass die Grundlagen zur erfolgreichen Teilnahme an den entsprechenden Praktikumsversuchen oder Projekten gegeben ist.

## Praktikum

<b>Typ</b>	Praktikum
<b>Separate Prüfung</b>	Ja
<b>Exemplarische inhaltliche Operationalisierung</b>	Python based lab exercises and/or implementation on microprocessors.

## Separate Prüfung

<b>Benotet</b>	Nein
<b>Frequenz</b>	Einmal im Jahr
<b>Voraussetzung für Teilnahme an Modulprüfung</b>	Ja

**Konzept**

Dedicated lab experiments or  
small microprocessor projects.