

Lehrveranstaltung

ESY - Eingebettete Systeme in der Medientechnologie

Version: 2 | Letzte Änderung: 29.09.2019 20:07 | Entwurf: 0 | Status: vom verantwortlichen Dozent freigegeben

^ Allgemeine Informationen

Langname	Eingebettete Systeme in der Medientechnologie
Anerkennende LModule	<u>ESY MaMT</u>
Verantwortlich	Prof. Dr.-Ing. Dirk Poggemann Professor Fakultät IME
Niveau	Master
Semester im Jahr	Wintersemester
Dauer	Semester
Stunden im Selbststudium	78
ECTS	5
Dozenten	Prof. Dr.-Ing. Dirk Poggemann Professor Fakultät IME
Voraussetzungen	keine
Unterrichtssprache	deutsch, englisch bei Bedarf
separate Abschlussprüfung	Ja

Abschlussprüfung

Details

Studierende implementieren Medientechnologische Algorithmen in ein Eingebettetes System und Dokumentieren Ihre Ergebnisse. Die Implementierung soll entsprechend des in der Vorlesung und im Praktikum erläuterten Ablaufs durchgeführt und getestet werden.

Mindeststandard

Funktionierender Algorithmus

Prüfungstyp

Studierende implementieren Medientechnologische Algorithmen in ein Eingebettetes System und Dokumentieren Ihre Ergebnisse. Die Implementierung soll entsprechend des in der Vorlesung und im Praktikum erläuterten Ablaufs durchgeführt und getestet werden.

^ Vorlesung

Lernziele

Kenntnisse

- Mikroprozessoren
- FPGAs
- Hardware-Beschreibungssprachen
- Entwicklungsprozess
- Testen und Debuggen
- Ansteuerung von CCD- und CMOS-Bildsensoren
- Bildverarbeitungsalgorithmen

Aufwand Präsenzlehre

Typ	Präsenzzeit (h/Wo.)
Vorlesung	2
Tutorium (freiwillig)	0

Separate Prüfung

keine

^ Praktikum

Lernziele

Fertigkeiten

Aufgaben mit FPGA-Board und CMOS-Bildsensor

Aufwand Präsenzlehre

Typ	Präsenzzeit (h/Wo.)
Praktikum	2
Tutorium (freiwillig)	0

Separate Prüfung

Prüfungstyp

praxisnahes Szenario bearbeiten (z.B. im Praktikum)

Details

Berichte zu den Aufgaben

Mindeststandard

Berichte zu allen Versuchen müssen in korrekter Form mit korrekten Ergebnissen abgegeben worden sein