

Modul

ESL - Entwurf, Simulation und Layout von Schaltungen

Bachelor Elektrotechnik 2020

Version: 0 | Letzte Änderung: - | Entwurf: 0 | Status: Entwurf | Verantwortlich: SGL_BaET

^ Allgemeine Informationen

Anerkannte Lehrveranstaltungen	ESL_SGL_BaET
Fachsemester	6
Modul ist Bestandteil der Studienschwerpunkte	EM - Elektromobilität EP - Elektrotechnisches Produktdesign IUK - Informations- und Kommunikationstechnik
Dauer	1 Semester
ECTS	5
Zeugnistext (de)	Entwurf von Leiterplattenlayouts
Zeugnistext (en)	Design of Circuit Board Layouts
Unterrichtssprache	deutsch
abschließende Modulprüfung	Nein

^ Allgemeine Informationen

Inhaltliche Voraussetzungen

Kompetenzen

Kompetenz	Ausprägung
Technische Systeme entwerfen	Vermittelte Kompetenzen
Technische Systeme realisieren	Vermittelte Kompetenzen
Informationen beschaffen und auswerten	Vermittelte Kompetenzen
Arbeitsergebnisse bewerten	Vermittelte Kompetenzen
Komplexe technische Aufgaben im Team bearbeiten	Vermittelte Kompetenzen
Technische Systeme prüfen	Vermittelte Kompetenzen
Erkennen, Verstehen und analysieren technischer Zusammenhänge	Vermittelte Kompetenzen
Finden sinnvoller Systemgrenzen	Vermittelte Kompetenzen
Technische Systeme analysieren	Vermittelte Kompetenzen
Lernkompetenz demonstrieren	Vermittelte Kompetenzen
Technische Zusammenhänge darstellen und erläutern	Vermittelte Kompetenzen

^ Vorlesung / Übungen

Exemplarische inhaltliche Operationalisierung

Darstellung von unterschiedlichen Gehäuseformen
 Eigener Entwurf eines Schaltungslayout

Separate Prüfung

Benotet	Nein
Frequenz	Einmal im Jahr

Prüfungskonzept

Präsenzübung und Selbstlernaufgaben

^ Praktikum

Exemplarische inhaltliche Operationalisierung

Zum Layoutentwurf werden aktuelle Entwicklungswerkzeuge verwendet. Soweit in der Lehrveranstaltung möglich und zum Erreichen der Lernziele sinnvoll wird eine Software eingesetzt, die Studierende für 30 Tage kostenlos herunterladen können .

Separate Prüfung

Benotet	Nein
Frequenz	Einmal im Jahr

Prüfungskonzept

unbenotet

^ Projekt

Exemplarische inhaltliche Operationalisierung

- Entwurf eines eigenen Layout mit SMD- und Standard-Bauelementen
- Positionierung der Bauelemente bei einer zweilagigen Platine

Separate Prüfung

Benotet	Nein
Frequenz	Einmal im Jahr

Prüfungskonzept

Präsenzübung und Selbstlernaufgaben